

Dipartimento Politecnico di ingegneria e architettura

www.uniud.it



Udine, 13/10/2025 Prot. 139655 Pos. 2025-III/9.11

## PROVVEDIMENTO DI NOMINA DELLA COMMISSIONE DI LAUREA MAGISTRALE IN INGEGNERIA ELETTRONICA

Sessione autunnale a.a. 2024/2025

Visti gli artt. 40 e 41 del Regolamento Didattico di Ateneo emanato con D.R. n. 1229 del 28.11.2023, il Direttore del Dipartimento Politecnico di Ingegneria e Architettura nomina la sotto indicata Commissione per gli esami di laurea magistrale in Ingegneria Elettronica (D.M. 270/04, classe LM-29) che si svolgeranno il giorno:

lunedì 20 ottobre, ore 16:45, Discussione tesi, Auditorium, Nuova biblioteca dei Rizzi

lunedì 20 ottobre, ore 18:15, Proclamazione solenne, Auditorium, Nuova biblioteca dei Rizzi

## **COMMISSIONE**

1.	Prof. Franco Blanchini	Presidente
2.	Prof. Stefano Saggini	Componente
3.	Prof. Riccardo Bernardini	Componente
4.	Prof. Sandro Calligaro	Componente
5.	Prof. Ruben Specogna	Componente
6.	Prof. Stefano Miani	Supplente
7.	Dott. Daniel Lizzit	Supplente

Invitati: Flavio Plos

Il Direttore del Dipartimento Politecnico di Ingegneria e Architettura Prof. Alessandro Gasparetto

A Gasparetto



Qualora un membro effettivo, per motivata ragione, sia nella impossibilità di partecipare alla seduta di laurea, è tenuto a concordare la propria sostituzione con uno dei membri supplenti e a darne tempestiva comunicazione al Presidente della Commissione e agli uffici competenti, affinché le Commissioni siano sempre e tutte formate da almeno cinque membri per le lauree magistrali e tre per le lauree triannali

I membri supplenti saranno convocati solo se necessario, ossia in assenza giustificata di un membro effettivo.

Si raccomanda la massima puntualità onde evitare ritardi nello svolgimento dei lavori.







La S.V. è invitata a presiedere/far parte della Commissione per gli esami di laurea magistrale in Ingegneria Elettronica (D.M. 270/04, classe LM-29) che avranno luogo:

lunedì 20 ottobre, ore 16:45, Discussione tesi, Auditorium, Nuova biblioteca dei Rizzi

## CANDIDATI TITOLO TESI RELATORI

DE CECCO DANIELE	Neuromorphic Circuit for Time Optimal Control in VRM Application	Relatore: SAGGINI STEFANO Correlatore: BLANCHINI FRANCO
FOLTRAN JACOPO	Sviluppo e realizzazione di un sensore induttivo raziometrico con componenti discreti e Microcontrollore STM32	Relatore: SPECOGNA RUBEN
ROZZI ALESSANDRO	Progettazione e Implementazione di un Sistema di Trasmissione Digitale su FPGA per Modulazione in Frequenza	Relatore: BERNARDINI RICCARDO
VESCA SIMONE	Controllo di un motore sincrono a riluttanza assistita per carrelli elevatori industriali	Relatore: PETRELLA ROBERTO Correlatori: CALLIGARO SANDRO; PLOS FLAVIO

lunedì 20 ottobre, ore 18:15, Proclamazione solenne, Auditorium, Nuova biblioteca dei Rizzi

Il Direttore del Dipartimento Politecnico di Ingegneria e Architettura Prof. Alessandro Gasparetto



